

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Галунин Сергей Александрович
Должность: проректор по учебной работе
Дата подписания: 20.03.2023 10:38:56
Уникальный программный ключ:
08ef34338325bdb0ac5a47baa5472ce36cc3fc3b

Приложение к ОПОП
«Биотехнические и медицинские
аппараты и системы»



СПбГЭТУ «ЛЭТИ»
ПЕРВЫЙ ЭЛЕКТРОТЕХНИЧЕСКИЙ

МИНОБРНАУКИ РОССИИ

федеральное государственное автономное образовательное учреждение высшего образования
**«Санкт-Петербургский государственный электротехнический университет
«ЛЭТИ» им. В.И.Ульянова (Ленина)»**
(СПбГЭТУ «ЛЭТИ»)

РАБОЧАЯ ПРОГРАММА

ДИСЦИПЛИНЫ

«МЕДИЦИНСКИЕ МИКРОПРОЦЕССОРНЫЕ СИСТЕМЫ»

для подготовки бакалавров

по направлению

12.03.04 «Биотехнические системы и технологии»

по профилю

«Биотехнические и медицинские аппараты и системы»

Санкт-Петербург

2022

ЛИСТ СОГЛАСОВАНИЯ

Разработчики:

доцент, к.т.н. Анисимов А.А.

Рабочая программа рассмотрена и одобрена на заседании кафедры БТС
01.02.2022, протокол № 1

Рабочая программа рассмотрена и одобрена учебно-методической комиссией
ФИБС, 31.03.2022, протокол № 6

Согласовано в ИС ИОТ

Начальник ОМОЛА Загороднюк О.В.

1 СТРУКТУРА ДИСЦИПЛИНЫ

Обеспечивающий факультет	ФИБС
Обеспечивающая кафедра	БТС
Общая трудоемкость (ЗЕТ)	4
Курс	3
Семестр	6
Виды занятий	
Лекции (академ. часов)	34
Практические занятия (академ. часов)	34
Иная контактная работа (академ. часов)	1
Все контактные часы (академ. часов)	69
Самостоятельная работа, включая часы на контроль (академ. часов)	75
Всего (академ. часов)	144
Вид промежуточной аттестации	
Дифф. зачет (курс)	3

2 АННОТАЦИЯ ДИСЦИПЛИНЫ

«МЕДИЦИНСКИЕ МИКРОПРОЦЕССОРНЫЕ СИСТЕМЫ»

Дисциплина посвящена изучению архитектуры и принципов работы современных микропроцессорных устройств, широко применяемых при проектировании встраиваемых систем медицинского назначения. Особое внимание уделяется интерфейсам передачи данных, в том числе беспроводным, основным блокам внутренней периферии, таким как устройства ввода-вывода, таймеры-счётчики, аналого-цифровые преобразователи, при работе в различных режимах, особенно энергосберегающих. Изучение теоретического материала подкреплено программированием реальных микроконтроллерных устройств при проведении практических занятий по дисциплине.

SUBJECT SUMMARY

«MEDICAL MICROPROCESSOR SYSTEMS»

Discipline is devoted to the study of the architecture and principles of operation of modern microprocessor devices that are widely used in the design of embedded medical systems. Particular attention is paid to data transmission interfaces, the main blocks of internal peripherals, such as input/output devices, timers, counters, analog-to-digital converters, when working in various modes, especially energy saving. The study of theoretical material is supported by programming real microcontroller devices during practical exercises.

3 ОБЩИЕ ПОЛОЖЕНИЯ

3.1 Цели и задачи дисциплины

1. При изучении дисциплины ”Медицинские микропроцессорные системы” обучающиеся получают теоретические знания архитектуры, принципов работы микропроцессорных устройств и типовых структур современных микроконтроллерных устройств, практические навыки расчета и проектирования устройств формирования, обработки и передачи цифровых сигналов, навыки программирования микроконтроллерных устройств на языке Assembler.

2. Задачи дисциплины:

Изучение архитектуры и принципов работы микропроцессорных устройств, методов расчета и проектирования устройств формирования, обработки и передачи цифровых сигналов. Знание типовых структур современных микроконтроллерных устройств.

Формирование навыков построения, экспериментального исследования функциональных возможностей, оценки характеристик микроконтроллерных устройств формирования, обработки и передачи сигналов, проведения расчетов принципиальных электрических цифровых устройств. Умение применять методы синтеза цифровых систем при решении практических задач по разработки медицинских устройств различного назначения.

Освоение навыков программирования микроконтроллеров на языке ассемблера, проектирования и сборки цифровых устройств под управлением микроконтроллера.

3. Знание теоретических основ программирования микроконтроллеров на языке ассемблера, проектирования и сборки цифровых устройств под управлением микроконтроллера.

4. Умение применять методы синтеза цифровых систем при решении практи-

ческих задач по разработке медицинских устройств различного назначения.

5. Навыки построения, экспериментального исследования функциональных возможностей, оценки характеристик микроконтроллерных устройств формирования, обработки и передачи сигналов, проведения расчетов принципиальных схем электрических цифровых устройств.

3.2 Место дисциплины в структуре ОПОП

Дисциплина изучается на основе ранее освоенных дисциплин учебного плана:

1. «Теоретические основы электротехники»
2. «Элементная база электроники»
3. «Электроника и микропроцессорная техника»

и обеспечивает изучение последующих дисциплин:

1. «Узлы и элементы медицинской техники»
2. «Медицинские приборы, аппараты, системы и комплексы»
3. «Эксплуатация и ремонт биотехнических систем»

3.3 Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения образовательной программы

В результате освоения образовательной программы обучающийся должен достичь следующие результаты обучения по дисциплине:

Код компетенции/ индикатора компетенции	Наименование компетенции/индикатора компетенции
ПК-3	Способен к анализу, расчету, проектированию и конструированию в соответствии с техническим заданием типовых систем, приборов, деталей и узлов медицинских изделий и биотехнических систем
<i>ПК-3.1</i>	<i>Разрабатывает функциональные и структурные схемы медицинских изделий и биотехнических систем, определяет физические принципы действия устройств в соответствии с техническими требованиями с использованием теоретических методов и программных средств проектирования и конструирования</i>
<i>ПК-3.2</i>	<i>Разрабатывает проектно-конструкторскую и техническую документацию на всех этапах жизненного цикла медицинских изделий и биотехнических систем, узлов и деталей в соответствии с требованиями технического задания</i>

4 СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

4.1 Содержание разделов дисциплины

4.1.1 Наименование тем и часы на все виды нагрузки

№ п/п	Наименование темы дисциплины	Лек, ач	Пр, ач	ИКР, ач	СР, ач
1	Введение	1	0		1
2	Общая структура микроконтроллерных устройств	4	4		12
3	Программирование микроконтроллеров на языке ассемблер	4	5		10
4	Работа с отладочной платой Attiny104-xnano	0	2		10
5	Устройство портов ввода-вывода	3	3		6
6	Таймеры-счётчики	4	4		6
7	Широтно-импульсная модуляция	3	4		6
8	Использование аналого-цифрового преобразователя	4	4		6
9	Передача данных с использованием асинхронного последовательного интерфейса UART	3	4		6
10	Передача данных с использованием асинхронного последовательного интерфейса SPI	3	4		6
11	Беспроводные интерфейсы передачи данных	4	0		6
12	Заключение	1	0	1	0
	Итого, ач	34	34	1	75
	Из них ач на контроль	0	0	0	0
	Общая трудоемкость освоения, ач/зе	144/4			

4.1.2 Содержание

№ п/п	Наименование темы дисциплины	Содержание
1	Введение	Применение микропроцессорных устройств в медицинской технике. Современный уровень развития цифровой электроники.

№ п/п	Наименование темы дисциплины	Содержание
2	Общая структура микроконтроллерных устройств	<p>Основные блоки цифровых устройств. Регистры. Классификация. Основные характеристики. Параллельные и последовательные регистры. Регистры сдвига. Принцип работы. Регистры как устройства запоминания и хранения ограниченного объема информации.</p> <p>Счетчики. Классификация. Параллельные и последовательные счетчики, счетчики с предустановкой, счетчики прямого счета и реверсивные счетчики. Принцип работы. Основные характеристики.</p> <p>Арифметически-логические устройства. Принцип действия. Основные характеристики. Набор логических и арифметических команд. Назначение входов-выходов.</p> <p>Селекторы и демультиплексоры сигналов. Классификация. Основные характеристики. Принцип работы.</p> <p>Шифраторы и дешифраторы команд. Основные характеристики. Принцип работы.</p> <p>Структура микроконтроллеров семейства AVR. Счетчик команд (prog-gram counter). Функционирование конвейера. Тактирование микроконтроллера. Организация памяти. Память программ, память данных. Стек. Прерывания, обработка прерываний. Стандартная периферия</p>
3	Программирование микроконтроллеров на языке ассемблер	Среды разработки AVR Studio. Синтаксис ассемблера для программирования микроконтроллеров семейства AVR. Типы ассемблерных команд. Макросредства языка ассемблер.
4	Работа с отладочной платой Attiny104-xnano	Обзор возможностей отладочной платы ATtiny104 Explained Nano Kit. Внутрисхемное программирование микроконтроллеров. Создание тестового приложения в среде разработки Atmel Studio.
5	Устройство портов ввода-вывода	Упрощенная схема порта ввода-вывода микроконтроллера. Управляющая логика, определяющая конфигурацию порта ввода-вывода. Режимы работы: выход, вход с подтяжкой к питанию (PullUp). Состояние высокого импеданса.
6	Таймеры-счётчики	Источники тактовой частоты. Регистры, определяющие работу таймера. Предделитель таймера. Режимы работы таймера. Стандартный счётный режим (Normal). Режим сброса при совпадении (СТС). Режим «быстрый ШИМ (Fast PWM). Источники прерываний таймера.
7	Широтно-импульсная модуляция	Понятие широтно-импульсной модуляции. Различные режимы широтно-импульсной модуляции. Режим «быстрый ШИМ (Fast PWM). ШИМ без фазового сдвига (Phase Correct PWM).

№ п/п	Наименование темы дисциплины	Содержание
8	Использование аналого-цифрового преобразователя	Типы АЦП. Структурная схема встроенного аналого-цифрового преобразователя, его основные параметры. Настройка АЦП, управляющие регистры. Прерывания по завершению цикла преобразования.
9	Передача данных с использованием асинхронного последовательного интерфейса UART	Общая структура асинхронного приёмопередатчика. Протокол передачи данных RS-232. Микросхемы преобразователей интерфейсов USB-UART (на базе микросхемы FT232). Настройка и программирование интерфейса UART. Скорость передачи данных.
10	Передача данных с использованием асинхронного последовательного интерфейса SPI	Схема организации SPI интерфейса, сдвиговые регистры. Пакетная передача данных. Диаграмма передачи данных по SPI, режимы передачи данных. Управляющие регистры, скорость передачи данных. Работа в режиме передачи (Master) и приёма данных (Slave).
11	Беспроводные интерфейсы передачи данных	Обзор современных беспроводных интерфейсов: Wi-Fi, Bluetooth, Zig-Bee, IRDA, ANT, проприетарные радиопередатчики (на примере NRF24L01). Особенности беспроводных интерфейсов, основные сферы применения.
12	Заключение	Основные тенденции развития цифровой электроники. Проблемы повышения быстродействия цифровых устройств и снижения электропотребления.

4.2 Перечень лабораторных работ

Лабораторные работы не предусмотрены.

4.3 Перечень практических занятий

Наименование практических занятий	Количество ауд. часов
1. Структура современных микроконтроллерных устройств	4
2. Основы программирования встраиваемых систем на языке ассемблера и Си.	5
3. Подключение платы ATtiny104 Xplained Nano Kit, обзор возможностей среды разработки AVRStudio.	2
4. Программирование портов ввода-вывода.	3
5. Таблица векторов прерываний микроконтроллера, работа таймера в счетном режиме.	4
6. Широтно-импульсная модуляция, реализация ШИМ с помощью встроенного таймера-счётчика.	4
7. Использование встроенного аналого-цифрового преобразователя	4
8. Передача данных на персональный компьютер посредством интерфейса UART.	4

Наименование практических занятий	Количество ауд. часов
9. Взаимодействие микроконтроллера с внешними цифровыми устройствами посредством последовательного SPI интерфейса	4
Итого	34

4.4 Курсовое проектирование

Курсовая работа (проект) не предусмотрены.

4.5 Реферат

Реферат не предусмотрен.

4.6 Индивидуальное домашнее задание

Исходные данные:

По итогам каждого практического занятия студент **готовит разделы индивидуального домашнего задания (ИДЗ), связанные с темой проводимого практического занятия.**

В ИДЗ студент отражает ключевые теоретические и практические основы материала, касающегося программирования конкретного блока периферии изучаемого микроконтроллерного устройства (включая листинг программы на языке Assembler), проработанного им самостоятельно по теме прошедшей лекции с использованием рекомендованных основной и дополнительной учебной литературы, соответствующей технической документации,

Требования к отчёту по ИДЗ.

ИДЗ должен содержать разделы, соответствующие следующим темам:

- 1) Программирование портов ввода-вывода.
- 2) Программирование таймера (на базе прерываний)
- 3) Изменение яркости светодиода при помощи широтно-импульсной модуляции (ШИМ)

- 4) Работа с АЦП в микроконтроллерах AVR
- 5) Передача данных на ПК при помощи последовательного интерфейса UART
- 6) Работа с последовательным интерфейсом SPI
- 7) Комбинированное задание (по согласованию с преподавателем, на основе предыдущих заданий).

Отчетность по ИЗД предоставляется в печатной форме, по каждому разделу должна быть приведена теоретическая информация по изучаемому блоку периферии, листинг исполняемой программы и алгоритм (блок-схема) её работы, оформление свободное с соблюдением стандартных требований к отчётам (шаблон предоставляется преподавателем). Оформление работы по общепринятым в университете «Требования к оформлению научно-технических отчетов».

4.7 Доклад

Доклад не предусмотрен.

4.8 Кейс

Кейс не предусмотрен.

4.9 Организация и учебно-методическое обеспечение самостоятельной работы

Изучение дисциплины сопровождается самостоятельной работой студентов с рекомендованными преподавателем литературными источниками и информационными ресурсами сети Интернет.

Планирование времени для изучения дисциплины осуществляется на весь период обучения, предусматривая при этом регулярное повторение пройденного материала. Обучающимся, в рамках внеаудиторной самостоятельной рабо-

ты, необходимо регулярно прорабатывать материал, изучаемый на лекционных занятиях, дополнять его сведениями из литературных источников, рекомендованных преподавателем. Часть тем из рабочей программы отдаётся целиком на самостоятельную проработку, эти темы отдельно указываются преподавателем и обсуждаются на практических заданиях, с осуществлением контроля уровня самоподготовки. При этом на основе изучения рекомендованной литературы целесообразно составить конспект основных положений, терминов и определений, необходимых для освоения разделов учебной дисциплины.

Текущая СРС	Примерная трудоемкость, ач
Работа с лекционным материалом, с учебной литературой	15
Опережающая самостоятельная работа (изучение нового материала до его изложения на занятиях)	0
Самостоятельное изучение разделов дисциплины	0
Выполнение домашних заданий, домашних контрольных работ	30
Подготовка к лабораторным работам, к практическим и семинарским занятиям	0
Подготовка к контрольным работам, коллоквиумам	15
Выполнение расчетно-графических работ	0
Выполнение курсового проекта или курсовой работы	0
Поиск, изучение и презентация информации по заданной проблеме, анализ научных публикаций по заданной теме	0
Работа над междисциплинарным проектом	0
Анализ данных по заданной теме, выполнение расчетов, составление схем и моделей, на основе собранных данных	0
Подготовка к зачету, дифференцированному зачету, экзамену	15
ИТОГО СРС	75

5 Учебно-методическое обеспечение дисциплины

5.1 Перечень основной и дополнительной литературы, необходимой для освоения дисциплины

№ п/п	Название, библиографическое описание	К-во экз. в библ.
Основная литература		
1	Анисимов, Алексей Андреевич. Медицинские микропроцессорные системы [Текст] : учеб. пособие / А. А. Анисимов, 2019. -79, [1] с.	35
2	Ревич, Юрий Всеволодович. Практическое программирование микроконтроллеров Atmel AVR на языке ассемблера [Текст] / Ю. В. Ревич, 2014. - 351 с.	14
3	Евстифеев, Андрей Викторович. Микроконтроллеры AVR семейств Tiny и Mega фирмы ATMEL [Текст] : руководство / А.В. Евстифеев, 2005. -558 с.	49
4	Программирование встраиваемых 8-разрядных микроконтроллеров [Текст] : метод. указания к лаб. работам / Санкт-Петербургский государственный электротехнический университет им. В.И. Ульянова (Ленина) "ЛЭТИ", 2005. -88 с.	122
Дополнительная литература		
1	Ревич, Юрий Всеволодович. Занимательная электроника [Текст] / Ю. В. Ревич, 2016. -576 с.	4
2	Блум, Джереми. Изучаем Arduino®: инструменты и методы технического волшебства [Текст] / Д. Блум ; [пер. с англ. В. Петина], 2015. -336 с.	12
3	Петин, Виктор Александрович. Arduino и Raspberry Pi в проектах Internet of Things [Текст] / В. А. Петин, 2019. -428 с.	7
4	Керниган, Брайн В. Язык программирования Си [Текст] : монография / Б.В. Керниган; Пер. с англ. В.С.Штаркмана; Под ред. и с предисл. В.С.Штаркмана, 1992. -271 с.	45
5	Бондаренко, Дмитрий Николаевич. Практикум по МК AVR8 на симуляторах [Текст] : учеб. пособие / Д. Н. Бондаренко, 2020. -55, [1] с.	24
6	Голик, Станислав Евсеевич. Микроконтроллеры для систем управления [Текст] : учеб. пособие / С. Е. Голик, 2015. -159 с.	41

5.2 Перечень ресурсов информационно-телекоммуникационной сети «Интернет», используемых при освоении дисциплины

№ п/п	Электронный адрес
1	Официальная страница Microchip Studio https://www.microchip.com/en-us/tools-resources/develop/microchip-studio

№ п/п	Электронный адрес
2	Описание семейства МК AVR на русском языке http://www.gaw.ru/html.cgi/txt/doc/micros/avr/asm/start.htm
3	Официальная страница отладочных плат Arduino https://www.arduino.cc/
4	Основы цифровой логики http://digteh.ru/digital/
5	Описание отладочной платы ATTINY104 XPLAINED NANO https://www.microchip.com/DevelopmentTools/ProductDetails/PartNO/ATTINY104-XNANO

5.3 Адрес сайта курса

Адрес сайта курса: <https://vec.etu.ru/moodle/course/view.php?id=11342>

6 Критерии оценивания и оценочные материалы

6.1 Критерии оценивания

Для дисциплины «Медицинские микропроцессорные системы» предусмотрены следующие формы промежуточной аттестации: зачет с оценкой.

Зачет с оценкой

Оценка	Описание
Неудовлетворительно	Курс не освоен. Студент испытывает серьезные трудности при ответе на ключевые вопросы дисциплины
Удовлетворительно	Студент в целом овладел курсом, но некоторые разделы освоены на уровне определений и формулировок теорем
Хорошо	Студент овладел курсом, но в отдельных вопросах испытывает затруднения. Умеет решать задачи
Отлично	Студент демонстрирует полное овладение курсом, способен применять полученные знания при решении конкретных задач.

Особенности допуска

Допуск к зачету с оценкой обучающиеся получают при выполнении всех разделов ИДЗ и посещениях не менее 55% занятий (как практических, так и лекционных, от их суммарного количества).

Результующая оценка дифференциального зачёта по дисциплине выставляется на основе оценок выполненных разделов ИДЗ и трёх контрольных работ.

6.2 Оценочные материалы для проведения текущего контроля и промежуточной аттестации обучающихся по дисциплине

Вопросы к дифф.зачету

№ п/п	Описание
1	Комбинационная логика, основные элементы (И, ИЛИ, НЕ), их схемы на КМОП транзисторах.
2	RS-триггер. Простейший триггер на биполярных транзисторах. RS-триггер на логических элементах И-НЕ, ИЛИ-НЕ. Синхронный RS триггер.
3	Статический D триггер, схема, принцип работы. Таблица истинности D триггера. Принципиальная схема статического D триггера на элементах И-НЕ, ИЛИ-НЕ. Динамические D триггеры. Временные диаграммы работы D триггера.
4	T-триггер (счетный триггер). Схема T триггера (на основе D триггера). 4-битный суммирующий счётчик на основе T-триггеров, его временная диаграмма. 4-битный вычитающий счётчик на основе T-триггеров, его временная диаграмма.
5	Регистры на основе D-триггеров. Параллельные регистры, последовательные (сдвиговые) регистры. Временная диаграмма работы сдвигового регистра.
6	Общая структура микроконтроллерного устройства, АЛУ, программный счётчик. Виды памяти микроконтроллеров (на примере семейства AVR). Стек и его инициализация. Прерывания, вектор прерываний
7	Устройство портов ввода-вывода. Упрощённая схема порта ввода-вывода микроконтроллера.
8	Таймеры-счётчики. Источники тактовой частоты. Регистры, определяющие работу таймера. .
9	Широтно-импульсная модуляция. Понятие широтно-импульсной модуляции. Различные режимы широтно-импульсной модуляции.
10	Цифро-аналоговые преобразователи. Структурная схема ЦАП. Параллельная схема суммирования токов. Последовательная схема суммирования токов.
11	Аналого-цифровые преобразователи. АЦП параллельного преобразования (параллельные АЦП). АЦП последовательного приближения. Интегрирующие АЦП. Сигма-дельта АЦП.
12	Структурная схема встроенного аналого-цифрового преобразователя, его основные параметры. Настройка АЦП, управляющие регистры.

13	Передача данных с использованием асинхронного последовательного интерфейса UART. Общая структура асинхронного приёмопередатчика. Протокол передачи данных RS-232.
14	Передача данных с использованием асинхронного последовательного интерфейса SPI. Схема организации SPI интерфейса, сдвиговые регистры

Образцы задач (заданий) для контрольных (проверочных) работ

Медицинские микропроцессорные системы. Контрольная работа №1.

Вариант №2.

1) Нарисуйте схему RS-триггера на элементах И-НЕ, объясните принцип работы (с использованием таблицы истинности).

2) Нарисуйте схему статического тактируемого D-триггера, объясните принцип его работы, основные недостатки.

3) Нарисуйте упрощённую схему устройства вывода микроконтроллера. Какие регистры отвечают за конфигурацию портов ввода-вывода микроконтроллеров семейства AVR, опишите их назначение.

4) Нарисуйте схему динамического D-триггера, объясните принцип его работы, отличие от статических триггеров.

5) Нарисуйте схему 4-битного суммирующего счетчика на D-триггерах, диаграмму его работы.

Медицинские микропроцессорные системы. Контрольная работа №2.

Вариант №1.

Открытые вопросы

1) Устройство портов ввода-вывода. Упрощённая схема, режимы работы, состояние высокого импеданса.

2) Широтно-импульсная модуляция. Понятие, различные режимы широтно-импульсной модуляции (Fast PWM, Phase Correct PWM).

3) Цифро-аналоговые преобразователи. Структурная схема ЦАП. Парал-

тельная схема суммирования токов.

4) АЦП параллельного преобразования. Схема и принцип работы, основные преимущества и недостатки.

5) Интегрирующие АЦП. Схема и принцип работы, основные преимущества и недостатки.

6) Передача данных с использованием асинхронного последовательного интерфейса UART. Общая структура асинхронного приёмопередатчика. Протокол передачи данных RS-232.

Тестовая часть.

1) Чему равно напряжение на выходе ЦАП? Ответ указать в вольтах.

2) Схема, изображенная на рисунке, выполняет логическую функцию

а. ИЛИ-НЕ

б. НЕ

в. ИЛИ

г. И-НЕ

д. И

е. НЕРАВНОЗНАЧНОСТЬ

3) Расположите типы аналого-цифровых преобразователей в порядке уменьшения их быстродействия

_ АЦП последовательного приближения

_ Параллельный АЦП

_ Сигма-дельта АЦП

_ АЦП двойного интегрирования

4) Укажите чему равен коэффициент деления делителя частоты, изобра-

женного на рисунке. Ответ записать в десятичной системе счисления.

5) Таблица истинности, изображенная на рисунке соответствует логической функции

- а. ИЛИ-НЕ
- б. НЕРАВНОЗНАЧНОСТЬ
- в. НЕ
- г. И
- д. И-НЕ
- е. ИЛИ

6) Какое выражение описывает указанную ниже схему:

- а. $Out = !((!a+!b)\&!c+!d)$
- б. $Out = !((a+b)\&c+d)$
- в. $Out = !((a\&b+c)\&d)$
- г. $Out = ((!a+!b)\&!c+!d)$
- д. $Out = !((!a\&!b+!c)\&!d)$

7) Какое выражение описывает данная схема?

$$Z=A\&B+(!A\&!B)$$

$$Z=(!A\&B)+(!B\&A)$$

$$Z=!A\&B$$

$$D. Z=A\&(!B)$$

$$E. Z=A+!B$$

8) Показанная логическая схема может быть свернута до следующей:

9) Схема ниже действует как два вентиля И, соединенных вместе. Предположим, $V_u = 0,6$ В для каждого диода. Выход VO_2 при $V_1 = 5$ В и $V_2 = 5$

В:

- а. 0,6 В
- б. 1,2 В
- в. 5 В
- г. 10 В
- д. ничего из вышеперечисленного

10) Какова величина коэффициента усиления данного усилителя?

- а. $KU=0$
- б. $KU=1$
- в. $KU=11$
- г. $KU=10$
- д. $KU=2$

11) Был выполнен следующий код на языке С. Какое значение окажется в переменной **var1**?

```
uint8_t var1, var2;  
uint16_t var3;  
var1 = 0b01100110;  
var2 = 0b11101011;  
var3 = uint8_t(var1 << 4) & (var2 << 5);  
var1 = var3 >> 4;
```

12) Выполните логическую операцию $(7 | 0x0E)$, считая, что вычисления производятся над четырёхразрядными двоичными числами.

13) Выполните логическую операцию $(0b00110110 >> 2) \wedge (0b10101011 << 1)$

*Оператор \wedge - побитовое ИСКЛЮЧАЮЩЕЕ ИЛИ

14) Выберите из предложенных вариантов **все** комбинации логических величин x , y и z , чтобы значение выражения равнялось логической **единице**.

а. $x = 1, y = 0, z = 0$

б. $x = 1, y = 0, z = 1$

в. $x = 1, y = 1, z = 1$

г. $x = 0, y = 1, z = 1$

15) Составьте таблицу истинности для данной схемы при $X = 1$.

Медицинские микропроцессорные системы. Контрольная работа №3 (итоговая). Вариант №3.

1) Чем определяется входное сопротивление усилителя на биполярном транзисторе, включенного по схеме с общим эмиттером.

а. Сопротивлением базового делителя напряжения

б. Сопротивлением в цепи эмиттера транзистора

в. Коэффициентом усиления тока базы β .

г. Всеми перечисленными показателями

2) В чем преимущества схемы неинвертирующего подключения ОУ к источнику сигнала по сравнению с инвертирующим подключением

а. Высокое входное сопротивление

б. Низкое выходное сопротивление

в. Низкий уровень собственных шумов

г. Низкий уровень сдвига нуля.

3) Укажите, что определяет быстродействие ЦАП

а. Быстродействие электронных ключей

- б. Разрядность ЦАП
- в. Быстродействие ОУ
- г. Величина опорного напряжения

4) Резистор с активным сопротивлением $R=10\text{ Ом}$, конденсатор емкостью $C=100\text{ мкФ}$ и катушка с индуктивностью $L=100\text{ мГн}$ соединены последовательно. Тогда полное сопротивление цепи Z при резонансе напряжений равно...

- а. $Z=10\text{ Ом}$
- б. $Z=200\text{ Ом}$
- в. $Z=100\text{ Ом}$
- г. $Z=210\text{ Ом}$
- д. Нет правильного ответа

5) Определите, при каком соединении (последовательном или параллельном) двух одинаковых резисторов будет выделяться большее количество тепла и во сколько раз ...

- а. При параллельном соединении в 4 раза
- б. При последовательном соединении в 2 раза
- в. При параллельном соединении в 2 раза
- г. При последовательном соединении в 4 раза

б) Триггер – это электронное устройство:

- а. Предназначенное для согласования усилительных каскадов
- б. Имеющее два устойчивых состояния
- в. Предназначенное для формирования последовательности импульсов
- г. Предназначенное для формирования одиночного импульса
- д. Ни один из перечисленных вариантов

7) В чем преимущество матрицы «R-2R» перед матрицей «R-2R-4R-8R» в цифроаналоговых преобразователях?

- а. Они точнее
- б. Могут иметь большую разрядность
- в. Ток с источника опорного напряжения является постоянным
- г. Резисторы нагревается более равномерно
- д. Все ответы верны

8) Какая схема проявляет интегрирующие свойства?

- а. Фильтр верхних частот
- б. Фильтр низких частот
- в. Режекторный фильтр
- г. Полосовой фильтр
- д. Нет правильного ответа

9) В 6-битном счетчике предварительно установлен код 101010. Каково будет состояние счетчика, если на его синхро-вход подать 6 тактовых импульсов.

10) Сдвиг содержимого регистра влево на одну битовую позицию эквивалентен:

- а. Делению на два
- б. Сложению на два
- в. Умножению на два
- г. Вычитанию на два
- д. Ничего из вышеперечисленного

11) Напряжение на резисторе в приведенной ниже цепи примерно равно:

- а. 5 В
- б. 10 В
- в. 7,98 В
- г. 6.02 В
- д. Ни один из вышеперечисленных вариантов

12) Для схемы, показанной ниже, найдите значение V_0 , при котором $V_i = 0$ В? Усилитель и диоды считать идеальными.

- А. + 5 В
- Б. – 5 В
- В. 0
- Г. + 15 В
- Д. – 15 В

13) Чему равно выходное напряжение представленной ниже схемы (привести расчет по току)?

14) Был выполнен следующий код на языке C. Какое значение окажется в переменной **var1**?

```
uint8_t var1;  
uint16_t var2;  
uint32_t var3;  
var1 = 0b01101100;  
var3 = (0b10110101 << 8);  
var1 = uint16_t(var3) >> 4 | var1;  
var2 = var1;
```

15) Выполните предложенную последовательность действий, считая, что

вычисления производятся над шестиразрядными двоичными числами.

Ответ представьте в двоичной форме.

$$((032 \ll 2) | 0x1E) - 12$$

16) Составьте таблицу истинности для предложенной логической схемы, если

$$X = Y.$$

17) Выберите из предложенных вариантов **все** комбинации логических величин x , y и z , чтобы выражение было истинным

а. $x = 0, y = 0, z = 0$

б. $x = 1, y = 1, z = 0$

в. $x = 1, y = 0, z = 0$

г. $x = 0, y = 1, z = 1$

д. Правильных вариантов нет

18) Найдите напряжение на выходе ЦАП (рисунок)

19) Найдите напряжение на выходе схемы (рисунок)

Весь комплект контрольно-измерительных материалов для проверки сформированности компетенции (индикатора компетенции) размещен в закрытой части по адресу, указанному в п. 5.3

6.3 График текущего контроля успеваемости

Неделя	Темы занятий	Вид контроля
6	Общая структура микроконтроллерных устройств Программирование микроконтроллеров на языке ассемблер Устройство портов ввода-вывода	Контрольная работа
7	Устройство портов ввода-вывода	
8	Таймеры-счётчики	
9	Широтно-импульсная модуляция	
10	Использование аналого-цифрового преобразователя	
11		ИДЗ / ИДРГЗ / ИДРЗ
12	Таймеры-счётчики Широтно-импульсная модуляция Использование аналого-цифрового преобразователя Устройство портов ввода-вывода	Контрольная работа
13	Передача данных с использованием асинхронного последовательного интерфейса UART	
14		
15	Передача данных с использованием асинхронного последовательного интерфейса SPI	ИДЗ / ИДРГЗ / ИДРЗ
16	Передача данных с использованием асинхронного последовательного интерфейса UART Передача данных с использованием асинхронного последовательного интерфейса SPI Беспроводные интерфейсы передачи данных	Контрольная работа

6.4 Методика текущего контроля

Методика текущего контроля на практических занятиях

Текущий контроль на практических занятиях включает в себя контроль посещаемости (процент посещённых занятий учитывается вместе с другими показателями при расчёте итоговой оценки по курсу во время проведения промежуточной аттестации). При посещении менее 55% практических занятий студент не допускается до промежуточной аттестации.

В ходе проведения практических занятий студенты выполняют задания на программирование отдельных элементов периферии микроконтроллеров с использованием соответствующего программного обеспечения (не менее 7 работ), осуществляют проверку разработанного кода при помощи отладочных плат или с использованием виртуального симулятора (при невозможности использования реальных отладочных средств). По результатам проделанной ра-

боты готовятся отчёты, оформляемые как индивидуальное домашнее задание (в свободной форме, в соответствии с предоставляемым преподавателем шаблоном), где приводится теоретическое обоснование темы работы, листинг разработанного программного кода, результаты отладки (с соответствующими изображениями), блок-схема алгоритма и вывод по проделанной работе. По требования преподавателя студент должен предоставить исходный код разработанной программы и проекта в симуляторе (при отладке программе в виртуальной среде). Принятые по формальным критериям отчёты по ИДЗ допускаются к защите, которая включает в себя вопросы как теоретического (по исследуемой периферии микроконтроллера, используемым регистрам и т.д.), так и практического плана (работа конкретных команд исполняемого кода, алгоритм работы программы в целом).

Защита каждого ИДЗ оценивается по пятибалльной шкале, повторная защита ИДЗ не допускается. Далее оценки по всем защищённым ИДЗ складываются и находится итоговый процент (как отношение итогового балла по ИДЗ, деленного на их общее количество). **Студент допускается до промежуточной аттестации только при наличии не менее 6 защищённых отчётов по ИДЗ.**

Методика текущего контроля на лекциях

Текущий контроль на лекционных занятиях включает в себя контроль посещаемости (процент посещённых занятий учитывается вместе с другими показателями при расчёте итоговой оценки по курсу во время проведения промежуточной аттестации). При посещении менее 55% лекционных занятий студент не допускается до промежуточной аттестации.

Для контроля качества освоения теоретического материала студенты пишут на лекциях не менее трёх контрольных точек (на седьмой, двенадцатой неделе и итоговая точка перед зачетной неделей). Вопросы, выносимые на контрольные точки (с разбивкой по конкретным КТ), выдаются студентам в начале семестра (в течение первой недели обучения), строго по материалам, изу-

чаемым в ходе лекций или материалам, предоставленным преподавателем для самостоятельного освоения (с обязательным указанием данных вопросов). В качестве контрольных вопросов могут использоваться различные варианты: с открытым ответом (краткий ответ в текстовом виде), с выбором правильного ответа (тесты), задачи на расчеты.

Каждая контрольная точка оценивается вручную или автоматически (при использовании автоматизированных систем тестирования), рассчитывается процент правильных ответов (от общего числа вопросов), далее находится средний процент по всем контрольным, который используется при выставлении оценки во время проведения промежуточной аттестации.

Методика выставления итоговой оценки промежуточной аттестации (дифференцированного зачёта с оценкой)

Результующая оценка дифференциального зачёта по дисциплине выставляется по следующей формуле:

$X = (A + B) * P$, где X – итоговый процент, A – средний процент по защитах ИДЗ, B – средний процент по контрольным точкам, P – коэффициент посещаемости, равный отношению посещённых занятий к их общему количеству.

По количеству набранных процентов выставляется итоговая оценка в соответствии со следующими критериями:

«Неудовлетворительно» - менее 55 %, «Удовлетворительно» – 55-70 %, «Хорошо» – 70-85 %, «Отлично» – более 85%.

7 Описание информационных технологий и материально-технической базы

Тип занятий	Тип помещения	Требования к помещению	Требования к программному обеспечению
Лекция	Лекционная аудитория	Количество посадочных мест – в соответствии с контингентом, рабочее место преподавателя, маркерная доска, проектор, экран, ПК или ноутбук.	1) Windows XP и выше; 2) Microsoft Office 2007 и выше
Практические занятия	Аудитория	Количество посадочных мест – в соответствии с контингентом, рабочее место преподавателя, проектор, экран, маркерная доска. Персональные компьютеры с установленным программным обеспечением, отладочные платы для программирования микроконтроллерных устройств.	1) Windows 7 Pro-fessional и выше, 2) Microsoft Office 2016 и выше 3) AVRStudio 7 и выше 4) Arduino IDE (актуальная версия) 5) MatLab 2016b и выше
Самостоятельная работа	Помещение для самостоятельной работы	Оснащено компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду университета.	1) Windows XP и выше; 2) Microsoft Office 2007 и выше

8 Адаптация рабочей программы для лиц с ОВЗ

Адаптированная программа разрабатывается при наличии заявления со стороны обучающегося (родителей, законных представителей) и медицинских показаний (рекомендациями психолого-медико-педагогической комиссии). Для инвалидов адаптированная образовательная программа разрабатывается в соответствии с индивидуальной программой реабилитации.

ЛИСТ РЕГИСТРАЦИИ ИЗМЕНЕНИЙ

№ п/п	Дата	Изменение	Дата и номер протокола заседания УМК	Автор	Начальник ОМОЛА