

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Галунин Сергей Александрович
Должность: проректор по учебной работе
Дата подписания: 14.08.2023 13:42:36
Уникальный программный ключ:
08ef34338325bdb0ac5a47baa5472ce36cc3fc3b

Приложение к ОПОП
«Радиосистемы и комплексы
управления»



СПбГЭТУ «ЛЭТИ»
ПЕРВЫЙ ЭЛЕКТРОТЕХНИЧЕСКИЙ

МИНОБРНАУКИ РОССИИ

федеральное государственное автономное образовательное учреждение высшего образования
**«Санкт-Петербургский государственный электротехнический университет
«ЛЭТИ» им. В.И.Ульянова (Ленина)»**
(СПбГЭТУ «ЛЭТИ»)

РАБОЧАЯ ПРОГРАММА

ДИСЦИПЛИНЫ

«СХЕМОТЕХНИКА ЦИФРОВЫХ УСТРОЙСТВ»

для подготовки специалистов

по направлению

11.05.01 «Радиоэлектронные системы и комплексы»

по специализации

«Радиосистемы и комплексы управления»

Санкт-Петербург

2023

ЛИСТ СОГЛАСОВАНИЯ

Разработчики:

доцент, к.т.н. доцент Гайворонский Д.В.

Рабочая программа рассмотрена и одобрена на заседании кафедры РС
10.03.2021, протокол № 2

Рабочая программа рассмотрена и одобрена учебно-методической комиссией
ФРТ в, 20.04.2021, протокол № 2

Согласовано в ИС ИОТ

Начальник ОМОЛА Загороднюк О.В.

1 СТРУКТУРА ДИСЦИПЛИНЫ

Обеспечивающий факультет	ФРТ
Обеспечивающая кафедра	РС
Общая трудоемкость (ЗЕТ)	5
Курс	3
Семестр	5
Виды занятий	
Лекции (академ. часов)	34
Лабораторные занятия (академ. часов)	34
Иная контактная работа (академ. часов)	1
Все контактные часы (академ. часов)	69
Самостоятельная работа, включая часы на контроль (академ. часов)	111
Всего (академ. часов)	180
Вид промежуточной аттестации	
Экзамен (курс)	3

2 АННОТАЦИЯ ДИСЦИПЛИНЫ

«СХЕМОТЕХНИКА ЦИФРОВЫХ УСТРОЙСТВ»

Основной целью изучения дисциплины является приобретение знаний и навыков проектирования устройств преобразования аналоговых сигналов в цифровую форму и обратно в аналоговые сигналы, цифровых устройств типа ”конечный автомат”, а также генераторов сигналов специальной формы. В результате изучения дисциплины обучающиеся приобретают способности к разработке контрольно-измерительных устройств и регуляторов с применением современных датчиков, аналого-цифровых преобразователей и индикаторов.

SUBJECT SUMMARY

«CIRCUITRY OF DIGITAL DEVICES»

The main purpose of studying the discipline is to acquire knowledge and skills in designing devices for converting analog signals to digital form and back to analog signals, digital devices such as ”finite state machine”, as well as special waveform generators. As a result of studying the discipline, students acquire the ability to develop control and measuring devices and regulators using modern sensors, analog-todigital converters and indicators.

3 ОБЩИЕ ПОЛОЖЕНИЯ

3.1 Цели и задачи дисциплины

1. Цель дисциплины: приобретение теоретических знаний о современной элементной базе цифровых, цифро-аналоговых устройствах и аналого-цифровых устройствах и методиках проектирования аппаратных средств обработки информации и формирование умений и навыков проектирования устройств обработки.

2. Задачи дисциплины:

-изучение современной элементной базе цифровых, цифро-аналоговых устройств и аналого-цифровых устройств;

-освоение методик проектирования аппаратных средств обработки информации;

-формирование представлений о путях развития современной микроэлектроники;

-приобретение умений и навыков проектирования устройств обработки на современной элементной базе в соответствии с техническим заданием.

3. Знание современной элементной базе цифровых, цифро-аналоговых устройств и аналого-цифровых устройств, методик проектирования аппаратных средств обработки информации, нормативно-правовые нормативно-технических и организационно -методических документов, регламентирующих проектную подготовку, внедрение и эксплуатацию систем связи (телекоммуникационных систем).

4. Умения применять методики проектирования аппаратных средств обработки информации, выявлять и анализировать преимущества и недостатки вариантов проектных решений, оценивать риски, связанные с реализацией проекта.

5. Навыки сбора исходных данных, необходимых для разработки проектной до-

кументации, и проектирования устройств обработки на современной элементной базе в соответствии с техническим заданием.

3.2 Место дисциплины в структуре ОПОП

Дисциплина изучается на основе ранее освоенных дисциплин учебного плана:

1. «Теоретические основы электротехники»
2. «Основы метрологии и радиоизмерений»

и обеспечивает изучение последующих дисциплин:

1. «Микропроцессорные устройства»
2. «Цифровая обработка сигналов»

3.3 Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения образовательной программы

В результате освоения образовательной программы обучающийся должен достичь следующие результаты обучения по дисциплине:

Код компетенции/ индикатора компетенции	Наименование компетенции/индикатора компетенции
ОПК-7	Способен понимать принципы работы современных информационных технологий и использовать их для решения задач профессиональной деятельности
<i>ОПК-7.1</i>	<i>Знает современные принципы поиска, хранения, обработки, анализа и представления в требуемом формате информации</i>
<i>ОПК-7.2</i>	<i>Умеет решать задачи обработки данных с помощью современных средств автоматизации</i>
<i>ОПК-7.3</i>	<i>Владеет навыками обеспечения информационной безопасности</i>
ОПК-8	Способен использовать современные программные и инструментальные средства компьютерного моделирования для решения различных исследовательских и профессиональных задач
<i>ОПК-8.1</i>	<i>Знает современное состояние области профессиональной деятельности</i>
<i>ОПК-8.2</i>	<i>Умеет искать и представлять актуальную информацию о состоянии предметной области</i>
<i>ОПК-8.3</i>	<i>Владеет навыками работы за персональным компьютером, в т.ч. пакетами прикладных программ для разработки и представления документации</i>

4 СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

4.1 Содержание разделов дисциплины

4.1.1 Наименование тем и часы на все виды нагрузки

№ п/п	Наименование темы дисциплины	Лек, ач	Лаб, ач	ИКР, ач	СР, ач
1	Введение	1			
2	Основы алгебры логики и теории переключательных функций	4	4		10
3	Минимизация переключательных функций	2	4		10
4	Основы теории асинхронных потенциальных и синхронных автоматов	2	4		8
5	Асинхронные потенциальные триггеры	2	4		10
6	Синхронные триггеры	2	4		8
7	Стандартные интегральные схемы ТТЛ и КМОП серий	4	4		9
8	Драйверы и приемопередатчики	2			8
9	Дешифраторы и демультимплексоры	2			8
10	Мультимплексоры и мультимплексорыдемультимплексоры	4	4		8
11	Комбинационные сумматоры	2			8
12	Сдвигающие регистры	2			8
13	Двоичные счетчики	2			8
14	Статистические оперативные запоминающие устройства	2	6		8
15	Заключение	1		1	
	Итого, ач	34	34	1	111
	Из них ач на контроль	0	0	0	35
	Общая трудоемкость освоения, ач/зе	180/5			

4.1.2 Содержание

№ п/п	Наименование темы дисциплины	Содержание
1	Введение	Содержание курса. Связь с другими дисциплинами учебного плана

№ п/п	Наименование темы дисциплины	Содержание
2	Основы алгебры логики и теории переключательных функций	Основы алгебры логики и теории переключательных функций. Основные аксиомы, теоремы и тождества алгебры логики, принцип двойственности. Операция сумма по модулю два и ее свойства. Область определения функций. таблицы истинности. Полностью определенные и не полностью определенные функции. Полностью неопределенная функция. Принцип двойственности и закон двойственности. теоремы разложения и связанные с ними тождества. Первичные термы, минтермы, макстермы и их свойства. Совершенные нормальные формы представления функций.
3	Минимизация переключательных функций	Конъюнктивные и дизъюнктивные термы. Минимизация переключательных функций. Определение МДНФ, МКНФ, МНФ в базисах ИНЕ и ИЛИНЕ. Диаграммы Вейча. Минимизация полностью определенных функций. Совместная минимизация нескольких функций. Скобочные формы функций, порядок функций и комбинационных схем (КС). Модели логических элементов (ЛЭ) Переходные процессы в КС. Состязания ЛЭ. Синтез КС, свободных от состязаний.
4	Основы теории асинхронных потенциальных и синхронных автоматов	Потенциальные и импульсные сигналы и операторы переходов. Основные и операторные тождества. Основная модель асинхронного потенциального автомата. Функции переходов и выхода автомата. Переходные процессы в АПА (устойчивые и неустойчивые состояния автомата, три варианта переходов между внутренними состояниями). Шесть условий синтеза АПА. Основная модель синхронного автомата. Функции переходов и выхода автомата. Переходные процессы в синхронном автомате.
5	Асинхронные потенциальные триггеры	Асинхронные потенциальные триггеры типа RS, их синтез и анализ. табличный метод отыскания функций возбуждения. Асинхронные потенциальные триггеры типов DL и DLR с приоритетом входов L или R и их синтез. Триггеры Эрла.
6	Синхронные триггеры	Синхронные триггеры типов D, D/R, D/RS, JK и T: словесное описание законов функционирования и табличное задание их функции переходов. Функции возбуждения триггеров.
7	Стандартные интегральные схемы ТТЛ и КМОП серий	Статистические и динамические параметры ИС. Триггер Шмитта и его свойства. Классификация выходных каскадов ЛЭ. Применения ЛЭ с открытым коллекторным выходом. ЛЭ с тремя состояниями выхода. Реализация функции "Монтажное ИЛИ". ИС фирмы Texas Instruments.

№ п/п	Наименование темы дисциплины	Содержание
8	Драйверы и приемопередатчики	Приемопередатчики с открытым коллекторным выходом и тремя состояниями выхода. Буферные регистры с тремя состояниями выхода. Применения буферных регистров в микропроцессорных системах. Регистры с обратным чтением
9	Дешифраторы и демультимплексоры	Назначение и каскадирование дешифраторов и демультимплексоров.
10	Мультиплексоры и мультиплексорыдемультимплексоры	Каскадирование и применение мультиплексоров. Мультиплексоры со стробированием тремя состояниями.
11	Комбинационные сумматоры	Построение комбинационных сумматоров. Каскадирование сумматоров
12	Сдвигающие регистры	Регистры сдвига типов SI/SO, SI/PO, PI/SO, PI/PO (SI Serial Input, SO Serial Output, PI Parallel Input, PO Parallel Output). Каскадирование сдвигающие регистров. Реверсивные сдвигающие регистры, их каскадирование и применения.
13	Двоичные счетчики	Каскадирование синхронных счетчиков с использованием последовательного и параллельного переносов. Реверсивные двоичные и двоичнодесятичные счетчики, их каскадирование и применения.
14	Статистические оперативные запоминающие устройства	Назначение, принцип работы. Быстродействие ЗУ
15	Заключение	Перспективы развития цифровой техники.

4.2 Перечень лабораторных работ

Наименование лабораторной работы	Количество ауд. часов
1. Позиционные системы исчислений	4
2. Первичные термы, минтермы, макстермы и контермы	4
3. Минимизация переключательных функций	4
4. Асинхронные и синхронные автоматы	4
5. Синхронные триггеры	4
6. Каскадирование счетчиков с последовательным и параллельным переносом. Делители частоты	4
7. Дешифраторы и демультимплексоры, каскадирование	4
8. Схемы памяти	6
Итого	34

4.3 Перечень практических занятий

Практические занятия не предусмотрены.

4.4 Курсовое проектирование

Курсовая работа (проект) не предусмотрены.

4.5 Реферат

Реферат не предусмотрен.

4.6 Индивидуальное домашнее задание

Индивидуальное домашнее задание не предусмотрено.

4.7 Доклад

Доклад не предусмотрен.

4.8 Кейс

Кейс не предусмотрен.

4.9 Организация и учебно-методическое обеспечение самостоятельной работы

Изучение дисциплины сопровождается самостоятельной работой студентов с рекомендованными преподавателем литературными источниками и информационными ресурсами сети Интернет.

Планирование времени для изучения дисциплины осуществляется на весь период обучения, предусматривая при этом регулярное повторение пройденного материала. Обучающимся, в рамках внеаудиторной самостоятельной работы, необходимо регулярно дополнять сведениями из литературных источников материал, законспектированный на лекциях. При этом на основе изучения рекомендованной литературы целесообразно составить конспект основных положений, терминов и определений, необходимых для освоения разделов учебной

дисциплины.

Особое место уделяется консультированию, как одной из форм обучения и контроля самостоятельной работы. Консультирование предполагает особым образом организованное взаимодействие между преподавателем и студентами, при этом предполагается, что консультант либо знает готовое решение, которое он может предписать консультируемому, либо он владеет способами деятельности, которые указывают путь решения проблемы.

Текущая СРС	Примерная трудоемкость, ач
Работа с лекционным материалом, с учебной литературой	20
Опережающая самостоятельная работа (изучение нового материала до его изложения на занятиях)	0
Самостоятельное изучение разделов дисциплины	16
Выполнение домашних заданий, домашних контрольных работ	0
Подготовка к лабораторным работам, к практическим и семинарским занятиям	20
Подготовка к контрольным работам, коллоквиумам	20
Выполнение расчетно-графических работ	0
Выполнение курсового проекта или курсовой работы	0
Поиск, изучение и презентация информации по заданной проблеме, анализ научных публикаций по заданной теме	0
Работа над междисциплинарным проектом	0
Анализ данных по заданной теме, выполнение расчетов, составление схем и моделей, на основе собранных данных	0
Подготовка к зачету, дифференцированному зачету, экзамену	35
ИТОГО СРС	111

5 Учебно-методическое обеспечение дисциплины

5.1 Перечень основной и дополнительной литературы, необходимой для освоения дисциплины

№ п/п	Название, библиографическое описание	К-во экз. в библ.
Основная литература		
1	Пухальский, Геннадий Иванович. Цифровые устройства [Текст] : учеб. пособие для техн. спец. вузов / Г. И. Пухальский, Т. Я. Новосельцева, 1996. -885 с.	201
2	Камалетдинов, Белал Жафярович. Цифровые устройства на интегральных микросхемах [Текст] : Лабораторный практикум / Б.Ж.Камалетдинов, Т.Я.Новосельцева, Г.И.Пухальский, 1990. -64 с.	316
3	Пухальский, Геннадий Иванович. Проектирование микропроцессорных систем [Текст] : Учеб. пособие для специалистов 654200, а также бакалавров и магистров 552500 "Радиотехника" / Г.И.Пухальский, 2001. -544 с.	171
Дополнительная литература		
1	Гайворонский, Дмитрий Вячеславович. Проектирование цифровых устройств на БИС Altera [Текст] : учеб. пособие / Д.В. Гайворонский, Т.Я. Новосельцева, 2010. -99, [1] с.	98

5.2 Перечень ресурсов информационно-телекоммуникационной сети «Интернет», используемых при освоении дисциплины

№ п/п	Электронный адрес
1	Алаев А.Н. Цифровые устройства. Конспект лекций, 2009 https://studfile.net/preview/7855427/

5.3 Адрес сайта курса

Адрес сайта курса: <https://vec.etu.ru/moodle/course/view.php?id=14589>

6 Критерии оценивания и оценочные материалы

6.1 Критерии оценивания

Для дисциплины «Схемотехника цифровых устройств» предусмотрены следующие формы промежуточной аттестации: экзамен.

Экзамен

Оценка	Описание
Неудовлетворительно	Курс не освоен. Студент испытывает серьезные трудности при ответе на ключевые вопросы дисциплины
Удовлетворительно	Студент в целом овладел курсом, но некоторые разделы освоены на уровне определений и формулировок теорем
Хорошо	Студент овладел курсом, но в отдельных вопросах испытывает затруднения. Умеет решать задачи
Отлично	Студент демонстрирует полное овладение курсом, способен применять полученные знания при решении конкретных задач.

Особенности допуска

Допуск к экзамену при выполнении и защите 8 лабораторных работ на 3 коллоквиумах. Экзамен проводится в устной форме по билетам. Билет содержит 2 теоретических вопроса и задачу.

6.2 Оценочные материалы для проведения текущего контроля и промежуточной аттестации обучающихся по дисциплине

Вопросы к экзамену

№ п/п	Описание
1	Основы алгебры логики и теории переключательных функций. Основные аксиомы, теоремы и тождества алгебры логики, принцип двойственности. Операция сумма по модулю два и ее свойства. Область определения функций. таблицы истинности
2	Полностью определенные и не полностью определенные функции. Полностью неопределенная функция. Принцип двойственности и закон двойственности. теоремы разложения и связанные с ними тождества.
3	Первичные термы, минтермы, макстермы и их свойства. Совершенные нормальные формы представления функций.
4	Конъюнктивные и дизъюнктивные термы. Минимизация переключательных функций. Определение МДНФ, МКНФ, МНФ в базисах ИНЕ и ИЛИНЕ. Диаграммы Вейча
5	Минимизация полностью определенных функций. Совместная минимизация нескольких функций. Скобочные формы функций, порядок функций и комбинационных схем (КС).
6	Потенциальные и импульсные сигналы и операторы переходов. Основные и операторные тождества. Основная модель асинхронного потенциального автомата. Функции переходов и выхода автомата.
7	Переходные процессы в АПА (устойчивые и неустойчивые состояния автомата, три варианта переходов между внутренними состояниями). Шесть условий синтеза АПА. Основная модель синхронного автомата
8	Асинхронные потенциальные триггеры типа RS, их синтез и анализ. табличный метод отыскания функций возбуждения. Асинхронные потенциальные триггеры типов DL и DLR с приоритетом входов L или R и их синтез. Триггеры Эрла.
9	Синхронные триггеры типов D, D/R, D/RS, JK и T: словесное описание законов функционирования и табличное задание их функции переходов. Функции возбуждения триггеров.
10	Статистические и динамические параметры ИС. Триггер Шмитта и его свойства. Классификация выходных каскадов ЛЭ. Применения ЛЭ с открытым коллекторным выходом. ЛЭ с тремя состояниями выхода. Реализация функции "Монтажное ИЛИ". ИС фирмы Texas Instruments
11	Приемопередатчики с открытым коллекторным выходом и тремя состояниями выхода. Буферные регистры с тремя состояниями выхода. Применения буферных регистров в микропроцессорных системах. Регистры с обратным чтением.

12	Регистры сдвига типов SI/SO, SI/PO, PI/SO, PI/PO (SI Serial Input, SO Serial Output, PI Parallel Input, PO Parallel Output). Каскадирование сдвигающие регистров. Реверсивные сдвигающие регистры, их каскадирование и применения.
13	Основная модель синхронного автомата. Функции переходов и выхода авто-мата. Переходные процессы
14	Интегральные схемы КМОП серий
15	Интегральные схемы ТТЛ серий
16	Классификация выходных каскадов ЛЭ
17	Программирование модуля пересчета двоичных счетчиков
18	Программирование модуля пересчета реверсивных двоичных счетчиков
19	Цифро-аналоговые преобразователи, структура, параметры
20	Аналого-цифровые преобразователи, классификация. Параллельные АЦП

Форма билета

Министерство науки и высшего образования Российской Федерации
 ФГАОУ ВО «Санкт-Петербургский государственный электротехнический
 университет «ЛЭТИ» имени В.И. Ульянова (Ленина)»

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 1

Дисциплина Схемотехника цифровых устройств ФРТ

1. Первичные термы, минтермы, макстермы и их свойства. Совершенные нормальные формы представления функций.
2. Приемопередатчики с открытым коллекторным выходом и тремя состояниями выхода
3. Задача.

УТВЕРЖДАЮ

Заведующий кафедрой

В.М. Кутузов

Образцы задач (заданий) для контрольных (проверочных) работ

Примеры задач, предлагаемых на экзамене

1. Найти МДНФ, МНФ в базисе И–НЕ, МКНФ и МНФ в базисе ИЛИ–НЕ функции, заданной диаграммой Вейча.
2. Синтез счетчика, заданного графом переходов, на синхронных триггерах типов D , T или J – K .
3. Построение делителей частоты на счетчиках с синхронной загрузкой при их каскадировании с параллельным и последовательным переносом.
4. Построение дешифраторов $n \rightarrow 2n$ и демультиплексоров $1 \rightarrow 2n$ на ИС 1533ИД7, 1533ИД4, 1533ИД14.
5. Построение мультиплексоров $2n \rightarrow 1$ на ИС 555КП7 и 555КП15, 555КП2 и 555КП12.

Необходимые схемы ИМС студенту выдаются.

Весь комплект контрольно-измерительных материалов для проверки сформированности компетенции (индикатора компетенции) размещен в закрытой части по адресу, указанному в п. 5.3

6.3 График текущего контроля успеваемости

Неделя	Темы занятий	Вид контроля
1	Основы алгебры логики и теории переключательных функций	
2		
3		
4	Минимизация переключательных функций Основы теории асинхронных потенциальных и синхронных автоматов Асинхронные потенциальные триггеры Синхронные триггеры	Коллоквиум
5	Стандартные интегральные схемы ТТЛ и КМОП серий Драйверы и приемопередатчики Дешифраторы и демультимплексоры Мультиплексоры и мультиплексорыдемультимплексоры Комбинационные сумматоры	
6		
7		
8		Коллоквиум
9	Сдвигающие регистры Двоичные счетчики Статистические оперативные запоминающие устройства	
10		
11		
12		Коллоквиум

6.4 Методика текущего контроля

на лекционных занятиях

Текущий контроль включает в себя контроль посещаемости (не менее 80 % занятий), по результатам которого студент получает допуск на экзамен.

на лабораторных занятиях

Порядок выполнения лабораторных работ, подготовки отчетов и их защиты В процессе обучения по дисциплине «Схемотехника цифровых устройств» студент обязан выполнить 8 лабораторных работ. Под выполнением лабораторных работ подразумевается подготовка к работе, проведение экспериментальных исследований, подготовка отчета и его защита на коллоквиуме. После каждых 2 лабораторных работ предусматривается проведение коллоквиума на 4, 8, 12 неделях, на которых осуществляется защита лабораторных работ. Выполнение лабораторных работ студентами осуществляется индивидуально. Оформление отчета студентами осуществляется индивидуально в соответствии с принятыми в СПбГЭТУ правилами оформления студенческих работ. Отчет оформ-

ляется после выполнения экспериментальных исследований и представляется 16 преподавателю на проверку. После проверки отчет либо возвращается (при наличии замечаний) на доработку, либо подписывается к защите. Лабораторные работы защищаются студентами индивидуально. Каждый студент получает вопрос по теоретической части, или по процедуре проведения экспериментальных исследований, или по последующей обработке результатов, после чего ему предоставляется время для подготовки ответа. При обсуждении ответа преподаватель может задать несколько уточняющих вопросов. В случае если студент демонстрирует достаточное знание вопроса, работа считается защищенной. На защите лабораторной работы студент должен показать: понимание методики исследования и знание особенностей её применения, понимание и умение объяснять особенности применяемых методов, возможные области их применения и т.д., умение давать качественную и количественную оценку полученных экспериментальных результатов и прогнозировать реакции исследуемого объекта на различные воздействия, навыки и умения, приобретенные при выполнении лабораторной работы. Примеры контрольных вопросов приведены в критериях оценивания.

Текущий контроль включает в себя выполнение, сдачу в срок отчетов и их защиту по всем лабораторным работам, по результатам которой студент получает допуск на экзамен.

самостоятельной работы студентов

Контроль самостоятельной работы студентов осуществляется на лекционных, лабораторных занятиях студентов по методикам, описанным выше

7 Описание информационных технологий и материально-технической базы

Тип занятий	Тип помещения	Требования к помещению	Требования к программному обеспечению
Лекция	Лекционная аудитория	Количество посадочных мест – в соответствии с контингентом, рабочее место преподавателя, меловая или маркерная доска, экран, проектор, ноутбук или компьютер	1) Windows XP и выше; 2) Microsoft Office 2007 и выше
Лабораторные работы	Лаборатория	Количество посадочных мест – в соответствии с контингентом, стенды с микропроцессорными устройствами. Рабочее место преподавателя	
Самостоятельная работа	Помещение для самостоятельной работы	Оснащено компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду университета.	1) Windows XP и выше; 2) Microsoft Office 2007 и выше

8 Адаптация рабочей программы для лиц с ОВЗ

Адаптированная программа разрабатывается при наличии заявления со стороны обучающегося (родителей, законных представителей) и медицинских показаний (рекомендациями психолого-медико-педагогической комиссии). Для инвалидов адаптированная образовательная программа разрабатывается в соответствии с индивидуальной программой реабилитации.

ЛИСТ РЕГИСТРАЦИИ ИЗМЕНЕНИЙ

№ п/п	Дата	Изменение	Дата и номер протокола заседания УМК	Автор	Начальник ОМОЛА
1	29.03.2022	РПД актуальна	29.03.2022 протокол № 3	В.К. Орлов	
2	26.04.2023	РПД актуальна	26.04.2023 протокол № 2	В.К. Орлов	